

Esame

L'esame è diviso in due parti, una in laboratorio e l'altra scritta. Non c'è orale. Si esegue in una sola giornata, mattino laboratorio, pomeriggio scritto.

Laboratorio

Verrà posto un problema, in due ore bisognerà produrre un circuito che possa funzionare. Non importa se il codice è elegante o efficiente, deve funzionare. Se non funziona si è bocciati. Carino, no? Scritto Consiste in soli esercizi, nessuna domanda teorica. Gli esercizi sono riguardanti reti combinatorie e sequenziali, in cui si dovrà analizzare una situazione e generare un circuito per risolvere il problema. Importante! Vanno fatti tutti, anche se incompleti, pena il fallimento del tentativo. Sarà presente anche una parte in VHDL nello scritto (non sicuro di cosa).

Durata: 2h

Scritto

Nota, l'esame sostenuto (2015-01) da me non conteneva parte con vero/falso. Bisogna sapere bene le regole della algebra booleana e le leggi di De Morgan, sapere progettare un circuito con sole porte NAND o NOR, creare reti combinatorie e sequenziali sincrone, saper produrre segnali da circuiti descritti in VHDL ecc.. (vedi prove di esame)

Iscrizione

Per iscriversi usare il sito unipr.esse3.cineca.it, i risultati delle prove si possono ottenere dalla piattaforma LEA. Bisogna iscriversi ad entrambi gli esami separatamente.

Risultato

Viene proposto voto, tenuto in archivio, si può decidere se ridare esame o verbalizzare.

L'obiettivo della prof è dare risultati prima del prossimo scritto.

Quando carica online i voti, automaticamente arriva email. Si ha una settimana di tempo per rifiutare il voto per qualsiasi esame.

Se si vuole ridare esame, rifiutare esame, voto rimane segnato in archivio prof.